

## RTL8720D 开发环境搭建

1. 环境搭建注意事项.....	2
2. 编译环境搭建.....	2
2.1 安装 Cygwin(Cygwin 和 unbunt 环境选一个即可).....	2
2.2 安装 ubuntu 环境(Cygwin 和 unbunt 环境选一个即可).....	3
2.3 拷贝代码.....	3
2.4 编译.....	3
2.4.1 编译 km0.....	3
3. 串口下载.....	4
4. 测试.....	8
5. J-link 下载.....	9
6. SDK 目录结构简介.....	11

### 修改记录

类型	修改内容	修改人	日期	软件版本
A	初版	杨宾	2019/06/04	-
M	增加硬件连接和代码结构简要说明	杨宾	2019/12/12	-

类型：A-新增 M-修改 D-删除

# 1. 环境搭建注意事项

Windows 使用 Cygwin 环境，必须使用 Cygwin 32 位版本(64 位 windows 也要使用 32 位的 Cygwin)

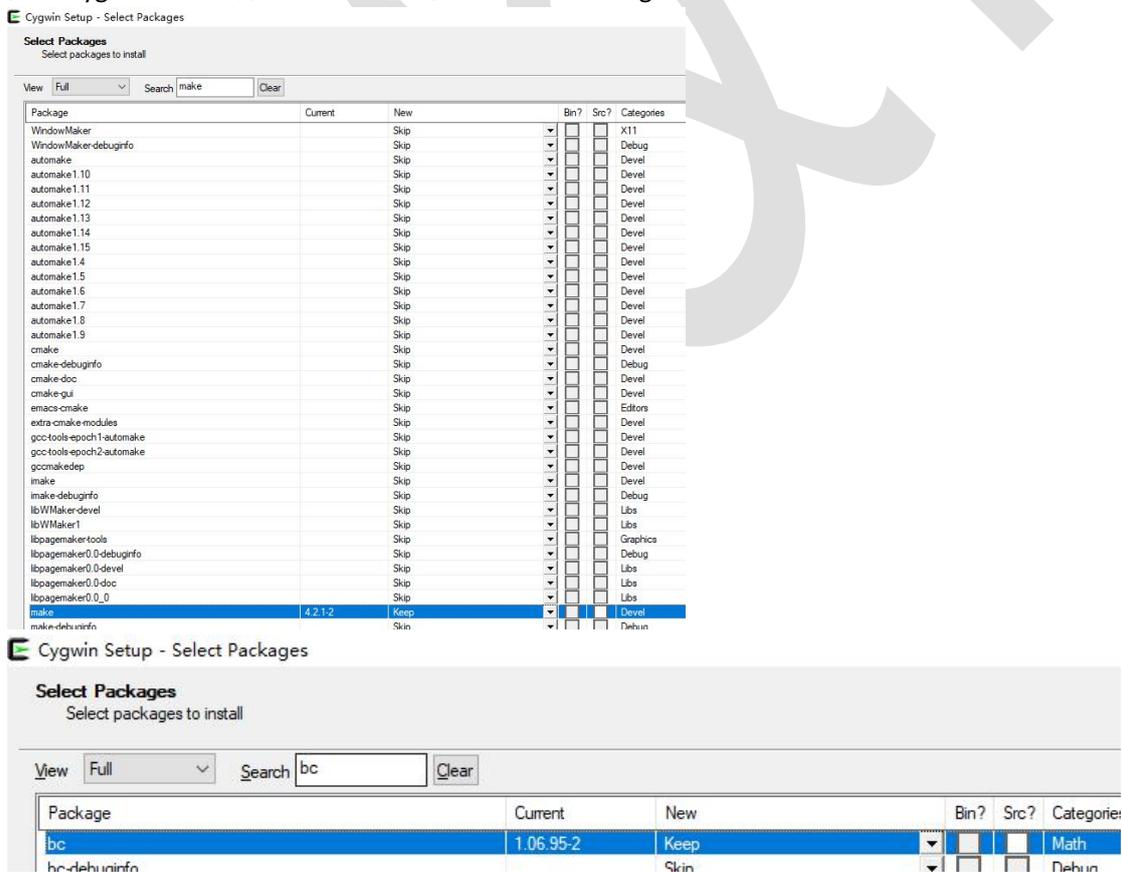
本教程开发环境使用的是 32 位的 Cygwin。

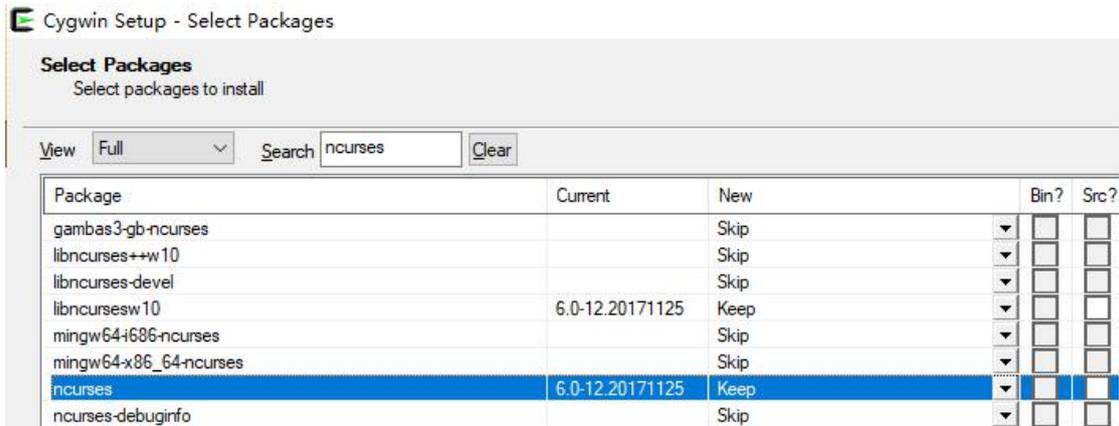
# 2. 编译环境搭建

编译环境主要有两种，一种是 window 下的 Cygwin 或者使用 ubuntu（测试环境使用的 ubuntu1604）环境搭建（Cygwin 搭建后实际上就是一个 linux 环境，后续操作和 ubuntu 操作基本一致）

## 2.1 安装 Cygwin(Cygwin 和 unbunt 环境选一个即可)

安装 cygwin，在软件包的地方选择安装 make, bc, gawk 工具





## 2.2 安装 ubuntu 环境(Cygwin 和 unbunt 环境选一个即可)

- (1) 安装 ubuntu 或者虚拟机（详细步骤可以参考网上教程），这里使用的是 ubuntu1604
- (2) Ubuntu 命令行执行下面的指令安装依赖包

```
sudo apt-get install libc6-i386 lib32ncurses5 make bc gawk ncurses
```

## 2.3 拷贝代码

拷贝并解压 sdk 代码

## 2.4 编译

### 2.4.1 编译 km0

进入 sdk/project/realtek\_amebaD\_cm0\_gcc\_verification 执行 make all 编译成功结果如下

```
.ram_image2.nocache.data      12      551412
.ram_heap.data                22528   551424
.xip_image2.text              86352   201396624
.ram_retention.entry          8       786432
.ram_retention.text           100    786440
.debug_info                   995308  0
.debug_abbrev                 49718   0
.debug_loc                    86908   0
.debug_aranges                6608    0
.debug_ranges                 13224   0
.debug_line                   164321  0
.debug_str                    67848   0
.comment                      104     0
.ARM.attributes               48      0
.debug_frame                  18192   0
total                          1525125

/home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm0_gcc_verification/asdk/.../toolchain/linux/asdk-6.4.1/linux/newlib/bin/arm-none-eabi-size -t --radix=10
text      data      bss      dec      hex filename
92836 30988    12 123836 1e3bc /home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm0_gcc_verification/asdk/image/target_img2.axf
92836 30988    12 123836 1e3bc (TOTALS)
===== Image Info DBC =====
lm -f -f ./build/ram/*.o
===== linker img2 end =====
===== Image manipulating start =====
/home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm0_gcc_verification/asdk/gnu_utility/prepend_header.sh /home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm0_gcc_verification/asdk/image/flash_text_start_ /home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm0_gcc_verification/asdk/image/target_img2.map
/home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm0_gcc_verification/asdk/gnu_utility/prepend_header.sh /home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm0_gcc_verification/asdk/image/xip_image2.bin __flash_text_start_ /home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm0_gcc_verification/asdk/image/target_img2.map
/home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm0_gcc_verification/asdk/gnu_utility/prepend_header.sh /home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm0_gcc_verification/asdk/image/ram_retention.bin __retention_entry_func_ /home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm0_gcc_verification/asdk/image/target_img2.map
cat /home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm0_gcc_verification/asdk/image/xip_image2_prepend.bin /home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm0_gcc_verification/asdk/image/ram_2_prepend.bin > /home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm0_gcc_verification/asdk/image/km0_image2_all.bin
/home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm0_gcc_verification/asdk/gnu_utility/pad.sh /home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm0_gcc_verification/asdk/image/km0_image2_all.bin
===== Image manipulating end =====
make[1]: Leaving directory '/home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm0_gcc_verification/asdk'
```

生成文件在 sdk\project\realtek\_amebaD\_cm0\_gcc\_verification\asdk\image 目录下

\\192.168.229.128 (Y:) > WIFI\_RTL8720D\_sdk6.0a > project > realtek\_amebaD\_cm0\_gcc\_verification > asdk > image

名称	修改日期	类型	大小
km0_boot_all.bin	2019/6/4 15:02	BIN 文件	5 KB
km0_image2_all.bin	2019/6/4 15:02	BIN 文件	96 KB
km0_km4_image2.bin	2019/6/4 15:10	BIN 文件	544 KB

### 2.4.2 编译 km4

进入 sdk/project/realtek\_amebaD\_cm4\_gcc\_verification 执行 make all 编译成功结果如下

```

ram_image2.text          102488  26845968
ram_image2.data          3080    26853496
ram_image2.bss           44164  268561536
ram_image2.nocache.data 23932   268605700
ram_heap.data            262144  268629632
xip_image2.text          352432  234881056
.debug_info              6210683  0
.debug_abbrev            214011  0
.debug_loc               839212  0
.debug_aranges           23840   0
.debug_ranges            57960   0
.debug_line              815525  0
.debug_str               259397  0
.comment                 104     0
ARM.attributes           54     0
.debug_frame             107028  0
.stabsStr                117     0
Total                    9316211

/home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm4_gcc_verification/asdk/./toolchain/linux/asdk-6.4.1/linux/newlib/bin/arm-none-eabi-size -t --radix=10
text      data      bss      dec      hex      filename
454920 289188  44164 788272 c0730 /home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm4_gcc_verification/asdk/image/target_img2.axf
454920 289188  44164 788272 c0730 (TOTALS)
===== Image Info DEC =====
cm -f - ./build/ram/*.*o
===== linker img2.ms end =====
===== Image manipulating start =====
/home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm4_gcc_verification/asdk/gnu_utility/prepend_header.sh /home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/
realtek_amebaD_cm4_gcc_verification/asdk/image/ram_2.bin __ram_image2_text_start__ /home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm4_gcc_verification/
asdk/image/target_img2.map
/home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm4_gcc_verification/asdk/gnu_utility/prepend_header.sh /home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/
realtek_amebaD_cm4_gcc_verification/asdk/image/xip_image2.bin __flash_text_start__ /home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm4_gcc_verification/
asdk/image/target_img2.map
cat /home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm4_gcc_verification/asdk/image/xip_image2_prepend.bin /home/specter/samba/WIFI_RTL8720D_sdk6.0a/proje
ct/realtek_amebaD_cm4_gcc_verification/asdk/image/ram_2_prepend.bin > /home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm4_gcc_verification/asdk/image/km4_
image2_all.bin
/home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm4_gcc_verification/asdk/gnu_utility/pad.sh /home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_ame
baD_cm4_gcc_verification/asdk/image/km4_image2_all.bin
/bin/sh: 1: !: HOME: unexpected operator
===== Image manipulating end =====
make[1]: Leaving directory '/home/specter/samba/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm4_gcc_verification/asdk'

```

生成文件在 sdk\project\realtek\_amebaD\_cm4\_gcc\_verification\asdk\image 目录下

\\192.168.229.128 (Y:) > WIFI\_RTL8720D\_sdk6.0a > project > realtek\_amebaD\_cm4\_gcc\_verification > asdk > image

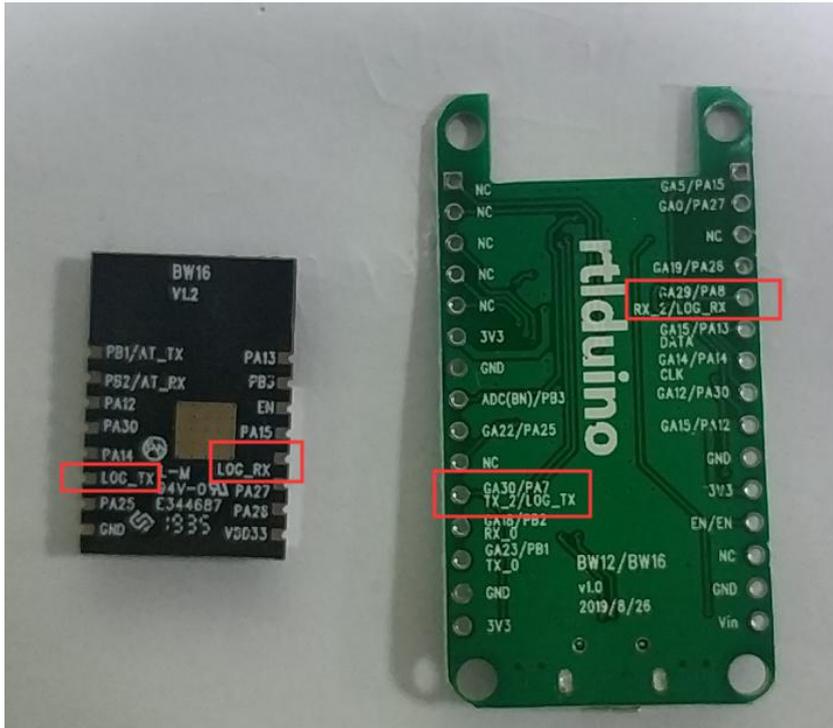
名称	修改日期	类型	大小
APP.trace	2019/6/4 15:10	TRACE 文件	0 KB
cmse_implib.asm	2019/6/4 15:09	ASM 文件	1 KB
cmse_implib.lib	2019/6/4 15:09	对象文件库	45 KB
cmse_implib.txt	2019/6/4 15:09	EditPlus 文本 (.txt)	1 KB
km0_km4_image2.bin	2019/6/4 15:10	BIN 文件	544 KB
km4_boot_all.bin	2019/6/4 15:09	BIN 文件	4 KB
km4_image2_all.bin	2019/6/4 15:10	BIN 文件	448 KB
km4_image3_all.bin	2019/6/4 15:09	BIN 文件	1 KB
obj_list.txt	2019/6/4 15:10	EditPlus 文本 (.txt)	12 KB

## 3. 串口下载

将 KM0 和 KM4 都编译完成后可以使用串口将编译好的固件下载到模块。

串口下载软件使用 sdk\tools\AmebaZ\Image\_Tool\ImageTool.exe 工具

硬件需要用 USB 转 TLL 串口连接模块的 log 串口 (LOG\_TX(PA7),LOG\_RX(PA8)) 进行下载, 接口如下, 左侧为模块, 右侧为开发底板 (开发底板上有两个丝印的看斜杠右侧的丝印)



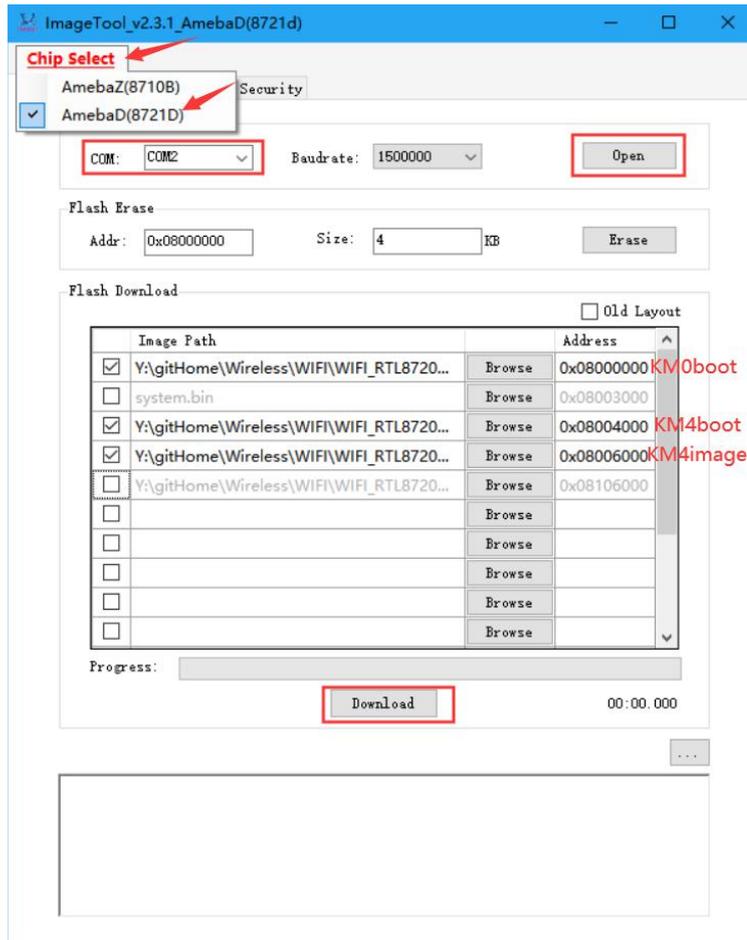
串口下载需要模块进入下载模式，进入下载模式的方法如下  
如果使用开发底板

- (1) 连接好 VCC/GND 和 LOG\_TX/LOG\_RX
- (2) 按住右边的按键不要松开
- (3) 按下左边的复位按键
- (4) 松开右边的 LOG\_TX，此时模块进入烧录模式

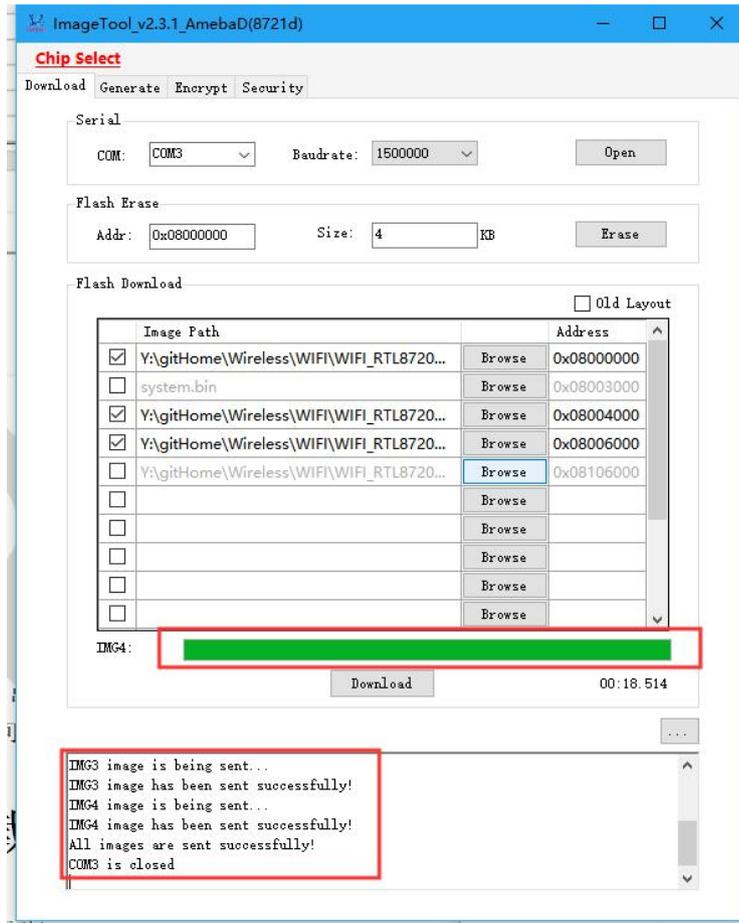


(5) 此时为了检查模块是否处于下载模式可以打开串口工具,波特率 115200,8,N,1，此时用 16 进制显示，如果看到串口如下图一样，不断接收到数据，则表示进入了烧录模式，如果模块打印正常的启动 log，这表示没有进入烧录模式，需要重复上述操作，直到进入烧录模式。





(4) 下载 log 如下

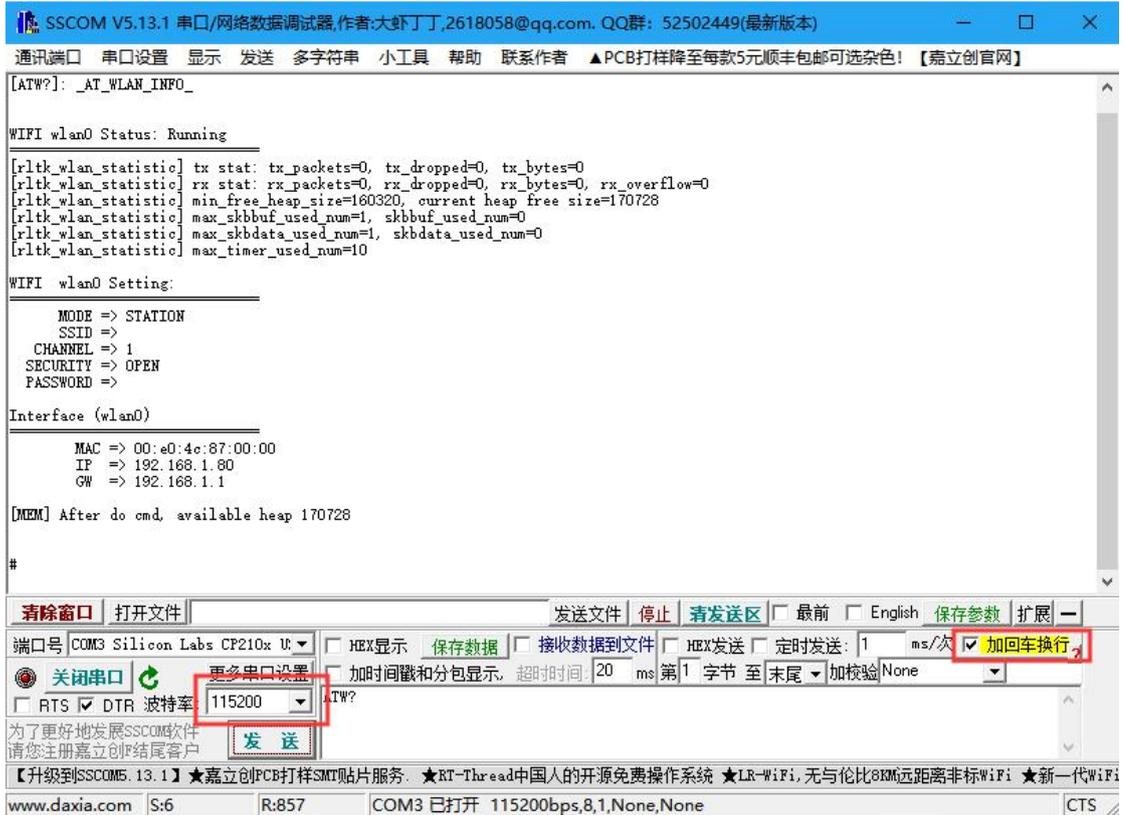


如果 log 卡死在 Uart download server has started...

这个一般是因为没有进入串口下载模式的原因，首先确认串口是否进入了串口下载模式。

## 4. 测试

下载完成后接上 log 串口（LOG\_TX, LOG\_RX，波特率 115200）可以正常打印 log，测试 ATW?指令测试指令是否可以正常执行，注意 AT 指令以回车换行结束。



## 5. J-link 下载

(1) 安装 jlink 驱动(官方驱动)

(2) 指定 jlink 路径

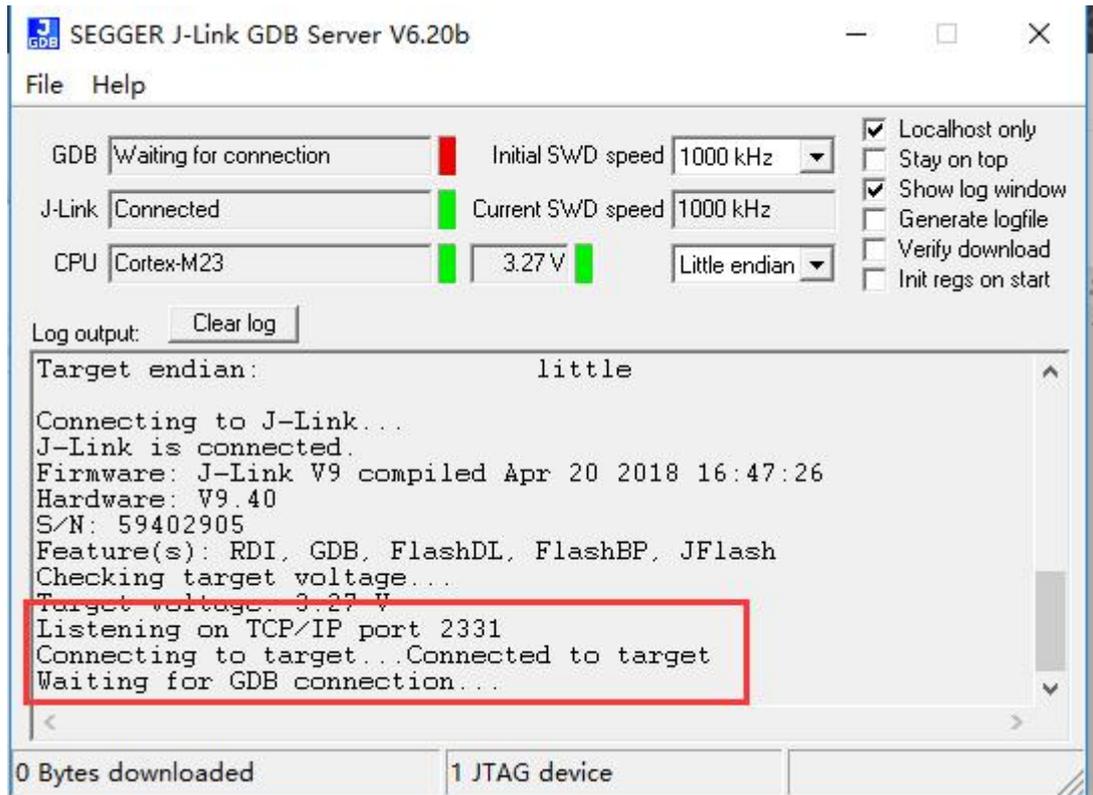
修改 `sdk/project/realtek_amebaD_cm0_gcc_verification/jlink_script/cm0_jlink.bat` 和 `Sdk/project/realtek_amebaD_cm4_gcc_verification/jlink_script/cm4_jlink.bat` 中的 jlink 路径为自己安装的路径。

(3) 设置使用 jlink 调试

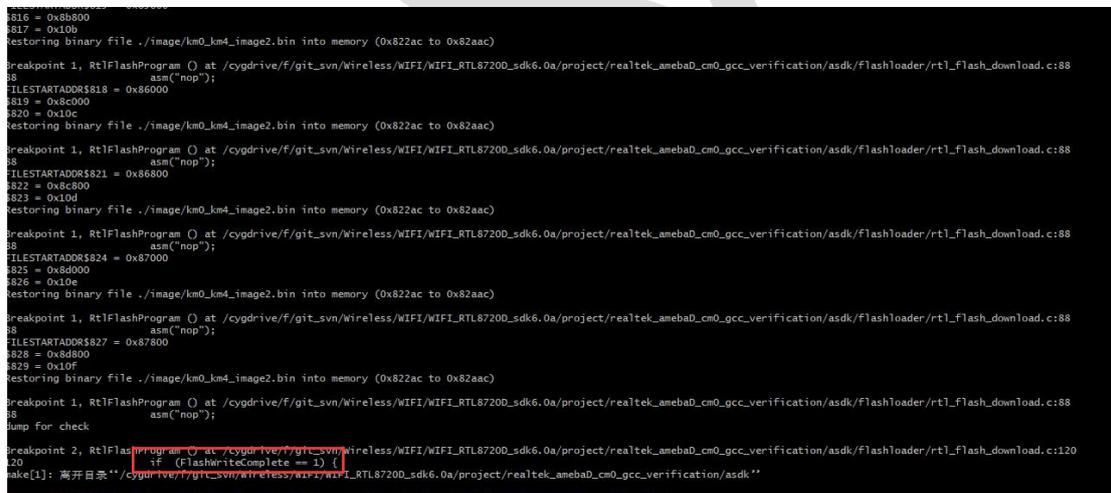
分别进入 `sdk/project/realtek_amebaD_cm0_gcc_verification` 和 `Sdk/project/realtek_amebaD_cm4_gcc_verification` 执行 `make setup GDB_SERVER=jlink` 设置使用 jlink 为 gdb 调试工具

(4) 硬件连接将 JLINK 的 swd 接线连接好

(5) 执行 `dk/project/realtek_amebaD_cm0_gcc_verification/jlink_script/cm0_jlink.bat` 连接成功可以看到如下结果



(6) 进入 sdk/project/realtek\_amebaD\_cm0\_gcc\_verification 目录执行 make flash 此时开始下载 km0 代码，下载成功后可以看到如下结果



- (7) 重启模块!!! 注意，这里如果不重新芯片下面的 jlink server 将无法连接，出现闪退
- (8) 执行 Sdk/project/realtek\_amebaD\_cm4\_gcc\_verification/jlink\_script/cm4\_jlink.bat(注意：此时 cm0\_jlink.bat 也不能关闭，要保持开启)
- (9) 进入 Sdk/project/realtek\_amebaD\_cm4\_gcc\_verification 目录执行 make flash 此时开始下载 km4 代码，下载成功后可以看到如下结果

```

88      asm("nop");
FILESTARTADDR$818 = 0x86800
$819 = 0x8c800
$820 = 0x10d
Restoring binary file ./image/km0_km4_image2.bin into memory (0x822ac to 0x82aac)
Breakpoint 1, RtIFlashProgram () at /cygdrive/f/git_svn/wireless/WIFI/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm0_gcc_verification/asdk/flashloader/rtl_flash_download.c:88
88      asm("nop");
FILESTARTADDR$821 = 0x87000
$822 = 0x8d000
$823 = 0x10e
Restoring binary file ./image/km0_km4_image2.bin into memory (0x822ac to 0x82aac)
Breakpoint 1, RtIFlashProgram () at /cygdrive/f/git_svn/wireless/WIFI/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm0_gcc_verification/asdk/flashloader/rtl_flash_download.c:88
88      asm("nop");
FILESTARTADDR$824 = 0x87800
$825 = 0x8d800
$826 = 0x10f
Restoring binary file ./image/km0_km4_image2.bin into memory (0x822ac to 0x82aac)
Breakpoint 1, RtIFlashProgram () at /cygdrive/f/git_svn/wireless/WIFI/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm0_gcc_verification/asdk/flashloader/rtl_flash_download.c:88
88      asm("nop");
dump for check
Breakpoint 2, RtIFlashProgram () at /cygdrive/f/git_svn/wireless/WIFI/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm0_gcc_verification/asdk/flashloader/rtl_flash_download.c:120
120      if (FlashWriteComplete == 1)
make[1]: 离开目录"/cygdrive/f/git_svn/wireless/WIFI/WIFI_RTL8720D_sdk6.0a/project/realtek_amebaD_cm0_gcc_verification/asdk"

```

(10) 此时代码就已经全部下载完成了，下载完成后重启芯片就可以正常执行了

## 6. SDK 目录结构简介

RTL8720D 的内核有两个，一个是 KM0，一个是 KM4，KM0 一般不会修改，我们应用逻辑一般都是添加在 KM4 上的。

以下是一些比较重要的目录（不常用的目录已经删减）

sdk

- └─ component
  - | └─ common
    - | | └─ api
      - | | | └─ at\_cmd //AT 指令相关代码
      - | | | └─ application //一些第三方应用工具
        - | | | | └─ baidu
        - | | | | └─ google
        - | | | | └─ mqtt
        - | | | | └─ wiggadget
        - | | | | └─ xmodem
      - | | | └─ example //应用层示例代码(应用开发主要参考这个和 AT 指令的实现)
      - | | └─ os //操作系统 (freeRtos)
    - └─ project //工程入口
      - | └─ realtek\_amebaD\_cm0\_gcc\_verification //KM0 工程(一般不会修改这个目录下的文件)
        - | | └─ asdk
          - | | | └─ image //编译完成后的 KM0 镜像在这个目录中
        - └─ realtek\_amebaD\_cm4\_gcc\_verification //KM4 工程
          - | | └─ src
            - | | | └─ main.c //KM4 镜像 main 函数
          - | | └─ asdk
            - | | | └─ image //编译完成后的 KM4 镜像在这个目录中
            - | | | └─ example\_sources //硬件驱动 demo 目录 (目录中 mbed 和 raw 是用的两个库函数实现，用其中一个就好)

KM0 的镜像我们一般不会修改, 我们的驱动和应用代码一般都是在 KM4 内核上开发的, KM4 内核代码的 main 函数位于 `sdk\project\realtek_amebaD_cm4_gcc_verification\src\main.c` 中, 任务调度系统使用的是 FreeRTOS, 在 main 函数最后一行启动的任务调度器, 我们可以根据自己的需要创建任务, 添加自己的代码。

硬件驱动主要参考 `sdk\project\realtek_amebaD_cm4_gcc_verification\example_sources` 中的例子。

应用层主要参考 `sdk\component\common\example` 和 `sdk\component\common\api\at_cmd` 中的例子, 其中前者是一些 demo 的最简 demo, 后者是现有 AT 指令集的实现。

参考 AT 指令集的实现可以首先查看 AT 指令手册, 例如我们要实现连接 wifi 功能, 就可以参考 AT 指令中的 ATPN, 然后我们搜索 ATPN 就可以找到如下内容, 这个表示 ATPN 对应的实现函数就是 fATPN。

```
888 #endif
890 #endif
891 #elif ATCMD_VER == ATVER_2 // uart at command
892 #if CONFIG_WLAN
893     {"ATPA", fATPA,}, // set AP
894     {"ATPN", fATPN,}, // connect to Network
895     {"ATPH", fATPH,}, // set DHCP mode
896     {"ATPE", fATPE,}, // set static IP for STA
897     {"ATPF", fATPF,}, // set DHCP rule for AP
```

然后我们就可以参 fATPN 的实现或者直接调用这个函数也可以, 函数的参数就是我们输入的 AT 指令的参数。

例如 AT 指令执行 `ATPN=test01,123456789`, 那么就可以直接调用 `fATPN("test01,123456789");` 实现相应的 AT 指令功能。